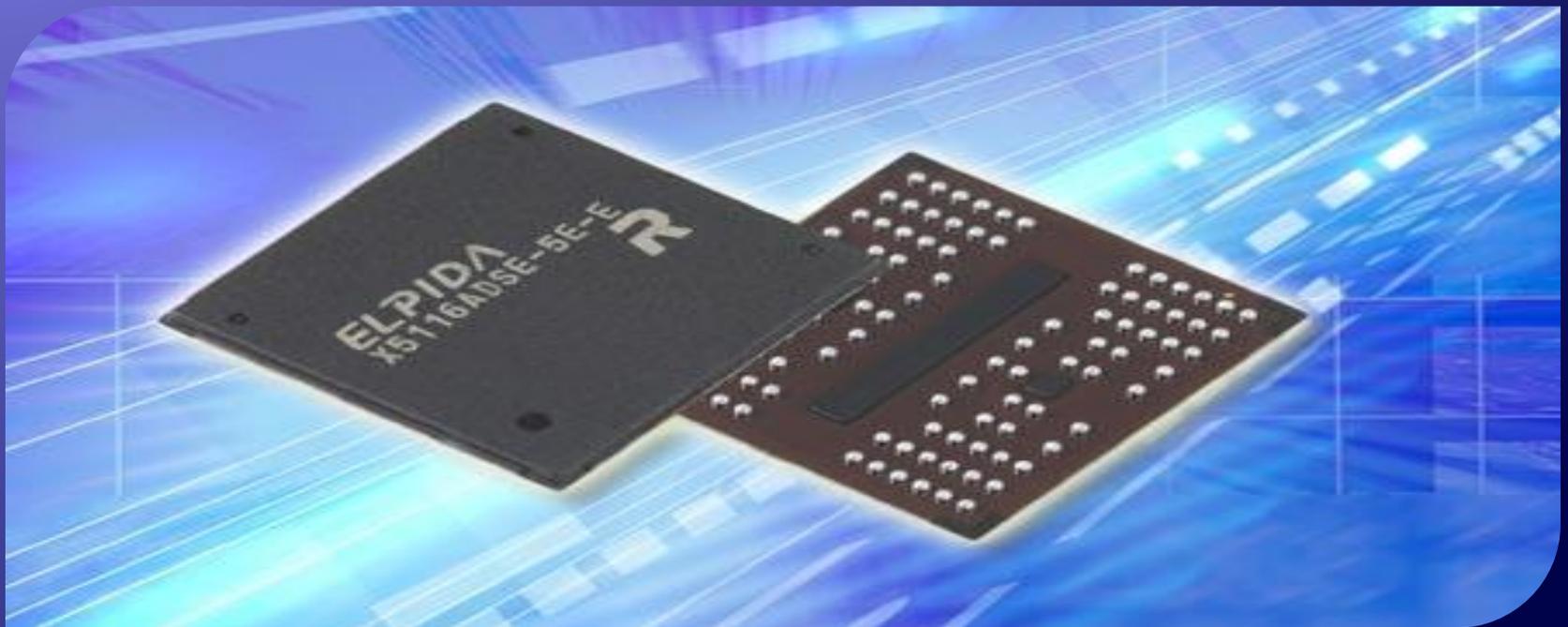


ОПЕРАТИВНАЯ ПАМЯТЬ



План (о чем мы вам расскажу):

1. Введение

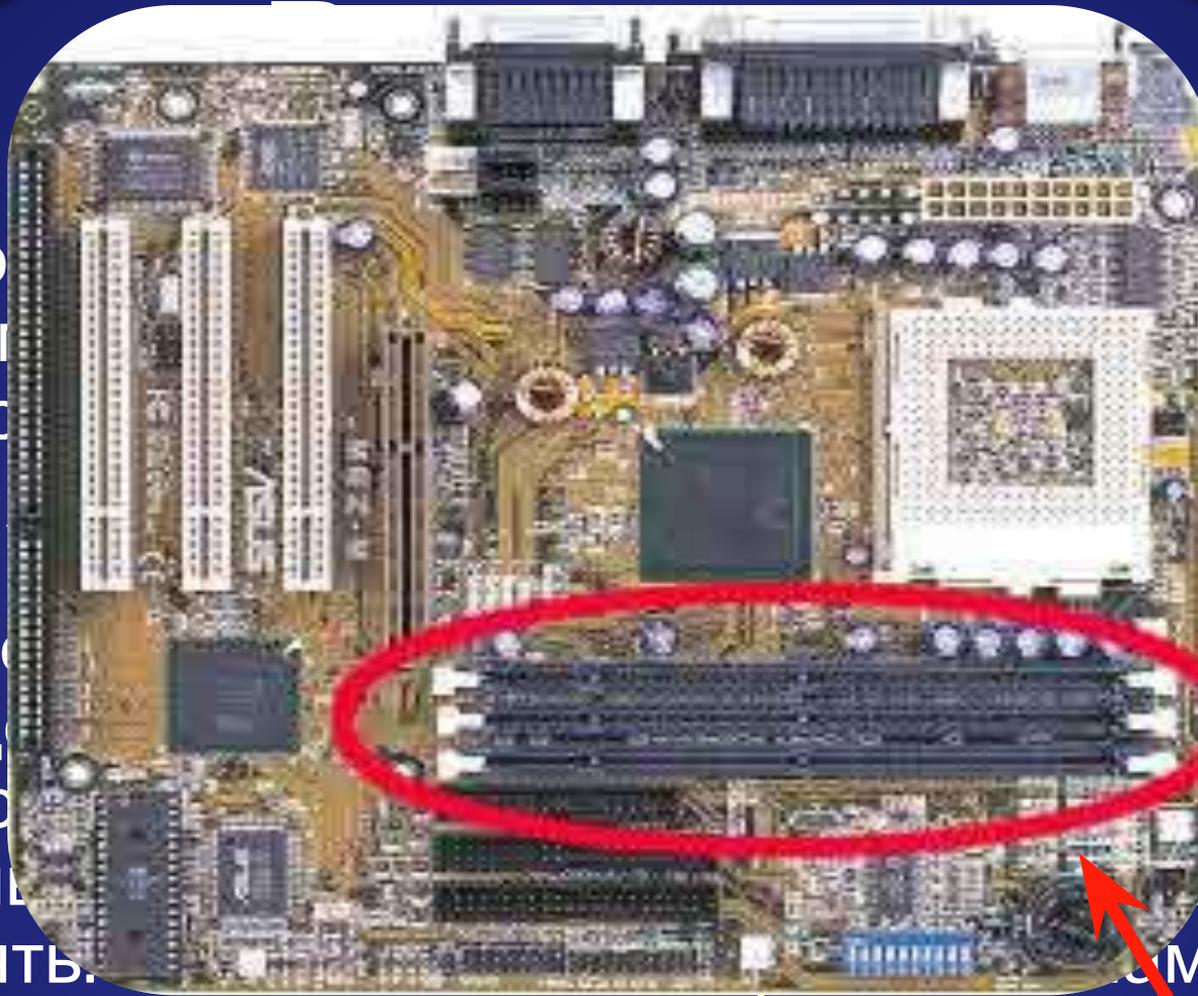
2. Общее (DRAM; SRAM)

3. Новое в оперативной памяти

4. Заключение

Опер
запо
инфо
ЭВМ
одну
хран
проц
Опер
данн
память.

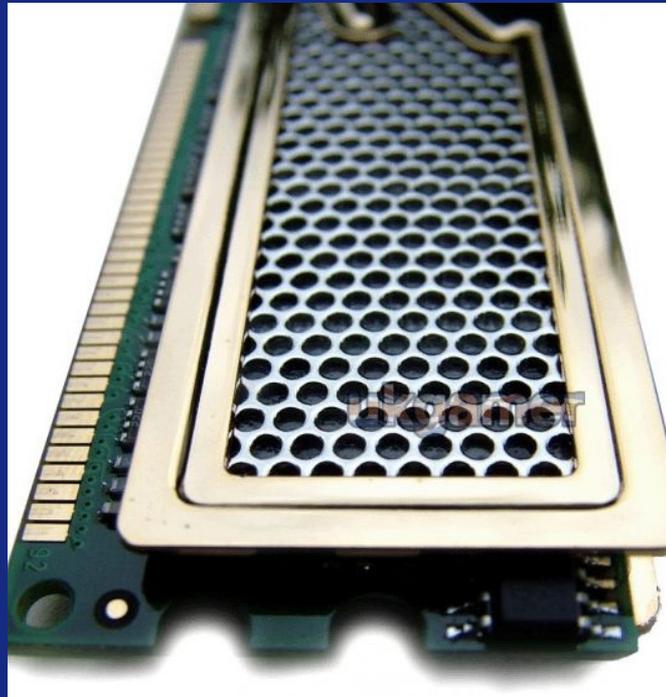
имеет свой индивидуальный адрес.
Где располагается оперативная
память?



амяти
ться за
ленного
к
й.
ру
ш-
мяти

Память типа DRAM

- Динамическая оперативная память (Dynamic RAM – DRAM) используется в большинстве систем оперативной памяти персональных компьютеров. Основное преимущество этого типа памяти состоит в том, что ее ячейки упакованы очень плотно, т.е. в небольшую микросхему можно упаковать много битов, а значит, на их основе можно построить память большей емкости.



Память типа SRAM



☼ Существует тип памяти, совершенно отличный от других, - статическая оперативная память (Static RAM – SRAM). Она названа так потому, что, в отличие от динамической оперативной памяти, для сохранения ее содержимого не требуется периодической регенерации. Но это не единственное ее преимущество. SRAM имеет более высокое быстродействие, чем динамическая оперативная память, и может работать на той же частоте, что и современные

Новое в оперативной памяти



Компания Rambus, специализирующаяся на разработке высокоскоростной памяти, продемонстрировала на профильной конференции Denali MemCon 2009 подсистему памяти XDR, работающую на скоростях до 7,2 Гбит/с.

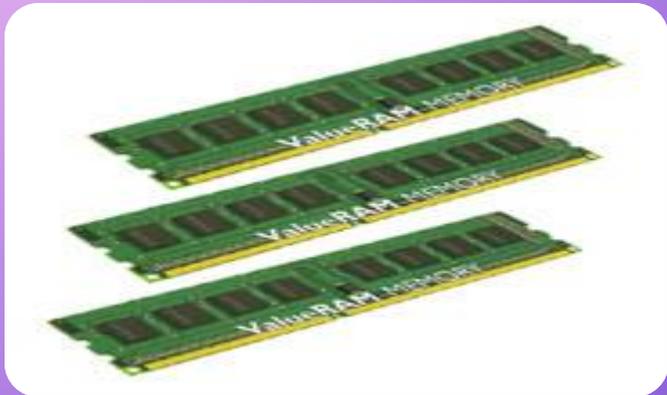


В Samsung протестирован первый чип DRAM, изготовленный по технологии 40 нм. Энергопотребление новых микросхем DRAM на 30% меньше, чем у чипов, произведенных с использованием 50-нанометрового техпроцесса



Комплект aXeRam DDR3-1800 для высокопроизводительных систем состоит из двух идентичных 240-контактных небуферизованных модулей DDR3 емкостью 2 Гб каждый.

САМАЯ ХОРОШАЯ И ДОРОГАЯ ОПЕРАТИВНАЯ ПАМЯТЬ



Цена:
107 018 р.



⦿ Характеристика

Тип памяти-----DDR3

Тактовая частота-----1333 МГц

Форм-фактор-----DIMM 240-контактный

Объем----3 модуля по 8 Гб

Вывод

- ОЗУ может изготавливаться как отдельный блок или входить в конструкцию однокристальной ЭВМ или микроконтроллера.



Простейшая схема взаимодействия оперативной памяти с ЦП