Отечественная техника

1948
1989

Странички истории

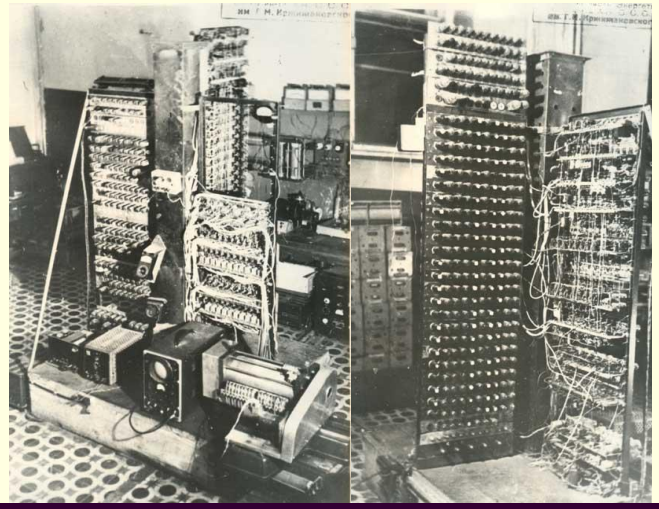
Отечественная техника

1948
1989

"Становление и развитие вычислительной техники в СССР шло в послевоенные годы в условиях отсутствия контактов с учеными Запада: разработка ЭВМ за рубежом велась в условиях секретности, поскольку первые цифровые электронные машины предназначались, в первую очередь, для военных целей."

Отечественная техника

1948



Брук Исаак Семенович
(8.11.1902-6.10.1974)

Рамеев
Башир Искандарович
(1.05.1918-16.05.1994)

Разработка первого в СССР проекта цифровой электронной вычислительной машины под руководством

Исаака Семеновича БРУКА

и Башира Искандаровича РАМЕЕВА.

Отечественная техника

1950

В ноябре 1950 году произведен первый пробный пуск макета малой электронной счетной машины

МЭСМ (Малая Электронная Счетная Машина) под руководством Сергея Алексеевича Лебедева.

Отечественная техника

1951

Приемка Государственной комиссией МЭСМ - первая электронная счетная машина в континентальной Европе с хранимой в памяти программой.
Быстродействие более 100 операций в секунду.
Первоначально машина была 16-разрядной, но затем разрядность была увеличена до 20.

Отечественная техника

1952

Николай Яковлевич Матюхин

(1927-1984)

Завершение отладки и запуск первой в Российской федерации малогабаритной электронной автоматической цифровой машина (АЦВМ) М-1 (с хранимой программой).

Классическая архитектура компьютера, называемая сейчас архитектурой фон Неймана, была разработана И.С.Бруком и Н. Я.Матюхиным совершенно самостоятельно.

Отечественная техника

1953

Выпуск первых в СССР промышленных образцов ЭВМ " Стрела" (руководители проекта Ю.Я.Базилевский и Б.И. Рамеев). Быстродействие 2000 операций в секунду.

1953 год - БЭСМ,

1958 год - М-20,

1967 год - БЭСМ-6

Отечественная техника

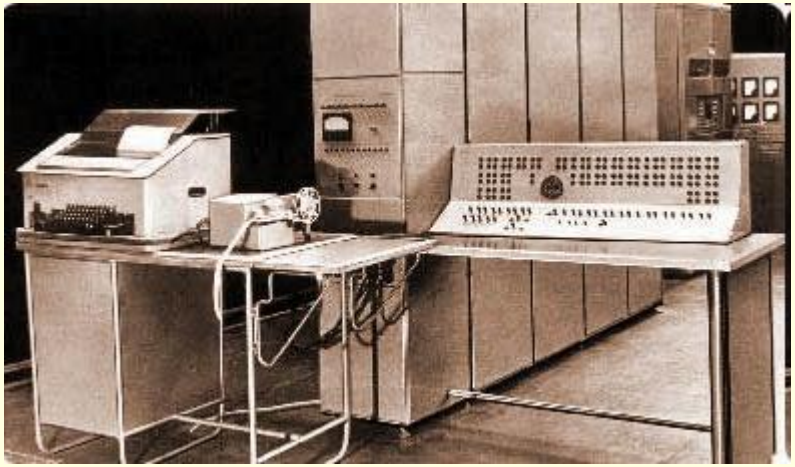
1956

С.А.Лебедев впервые в СССР выдвинул идею многопроцессорной системы.

Появился первый советский транзистор.

Отечественная техника

1958

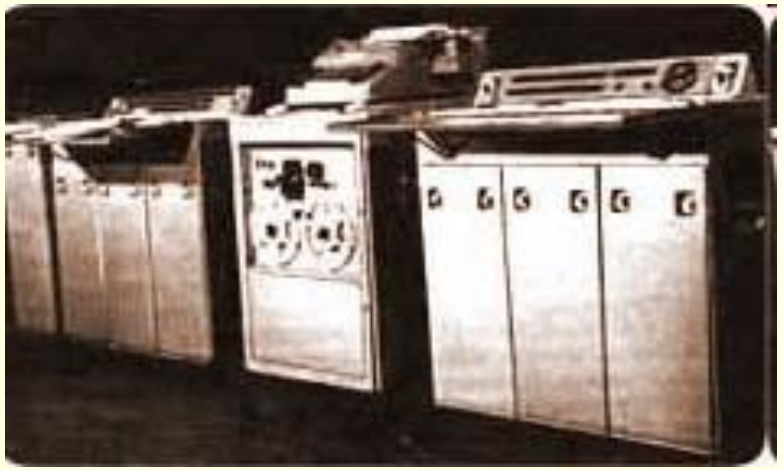


В МГУ им. М.В. Ломоносова коллективом под руководством Николая Петровича Брусенцова была создана машина Сетунь (производившаяся серийно в 1962—1964 годах) Это была машина второго поколения, построенная на неполупроводниковой элементной базе. Сетунь была первой в мире машиной, у которой в качестве системы счисления использовалась троичная система с цифрами 0, 1, —1.

Отечественная техника

1960

Днепр



Создание первой в СССР полупроводниковой управляющей машины широкого назначения Днепр, руководители проекта - В.М.Глушков и Б.Н.Малиновский. ЭВМ включала аналого-цифровые и цифро-аналоговые преобразователи.
Выпускалась на протяжении 10 лет.

Отечественная техника

1959-1965

Разработка первых в СССР машин для инженерных расчетов Промінь и Мир - предшественников будущих персональных ЭВМ, руководители проекта В.М.Глушков и С.Б.Погребинский.

Отечественная техника

1967

МИР-1

БЭСМ-6

Первое в СССР использование виртуальной памяти и асинхронной конвейерной структуры ЭВМ (С.А.Лебедев, БЭСМ-6).

Выпущена новая модель ЭВМ МИР-1, в которой предусмотрен ввод с перфоленты и вывод на нее.

Отечественная техника

1969

В ЭВМ МИР-2 впервые применен дисплей со световым пером, обеспечивающий оперативный вывод, контроль, редактирование информации и отображение на экране промежуточных и окончательных результатов решения задач. Использовалась внешняя память на магнитных картах; язык программирования - Аналитик (расширение языка Алмир). По сути дела, ЭВМ МИР представляла собой **персональный компьютер.**

Отечественная техника

1974

В.М.Глушковым, В.А.Мясниковым, И.Б.Игнатьевым предложены принципы построения рекурсивной (не неймановской) ЭВМ.

М.А.Карцевым реализована первая в мире многоформатная векторная структура ЭВМ.

В 1978 году М. А. Карцев разработал проект первой в СССР векторно-конвейерной ЭВМ М-13.

Отечественная техника

1978

Бурцев Всеволод Сергеевич
(11.02.1927 - 14.06.2005)

Под непосредственным руководством Всеволода Сергеевича Бурцева для создания сложных боевых систем разрабатывается первая высокопроизводительная полупроводниковая ЭВМ 5Э92б с повышенной структурной надежностью и достоверностью выдаваемой информации, основанной на полном аппаратном контроле вычислительного процесса.

Отечественная техника

1984

Эльбрус-2

Успешно завершены Государственные испытания десяти-процессорного многопроцессорного вычислительного комплекса Эльбрус-2 производительностью 125 млн. опер./сек. Эльбрус-1 и Эльбрус-2 освоены в серийном производстве.

Отечественная техника

1989

В 1989 году завершается работа над двумя последними советскими суперЭВМ ЭЛЬБРУС, основанная на новом не Фон-Неймановском принципе. ЭВМ обеспечивала существенное распараллеливание вычислительного процесса на аппаратном уровне. Эта архитектура использует новейшие принципы оптической обработки информации, обладает высокой регулярностью структуры и позволяет достичь производительности 1010 - 1012 о/сек.

Автор Есипенко Евгений Витальевич.
Учитель информатики МБОУ гимназия №16 г. Красноярск.