

Алгебра логики

ИВАНЕЦ С.А., 2016

План лекции

1. Связь таблицы истинности и логического уравнения.
2. Построение принципиальной схемы по логическому уравнению.
3. Базис микросхем.
4. Временные диаграммы работы схемы.
 - Без учета задержек.
 - С учетом задержек

Литература к лекции: Уэйкерли, с. 254-259.

Уилкинсон, с. 102-104. Далее до с. 112 – дополнительно для развития.

Харрис, с. 178-201.

Тема будущей КОНТРОЛЬНОЙ

Логические функции. И, ИЛИ, И-НЕ, ИЛИ-НЕ, НЕ,
Исключающее ИЛИ

Домашнее задание

1. Обозначение, параметры, таблица истинности 555ИД7