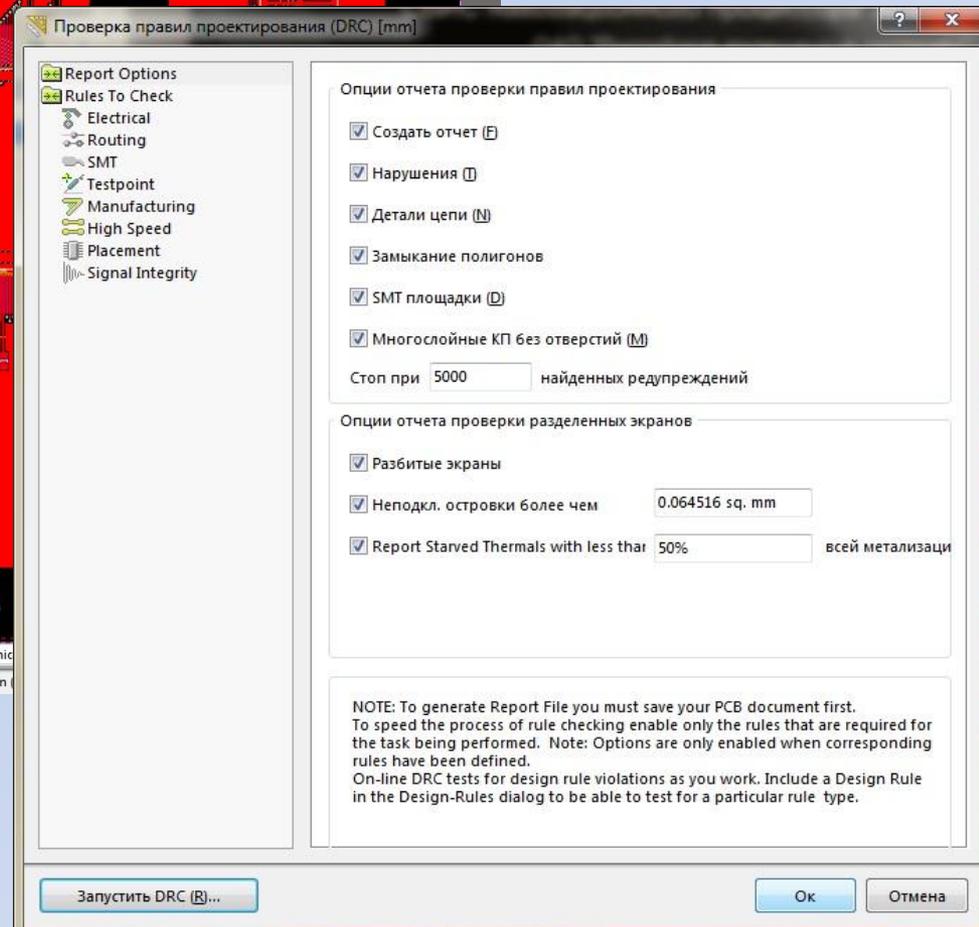
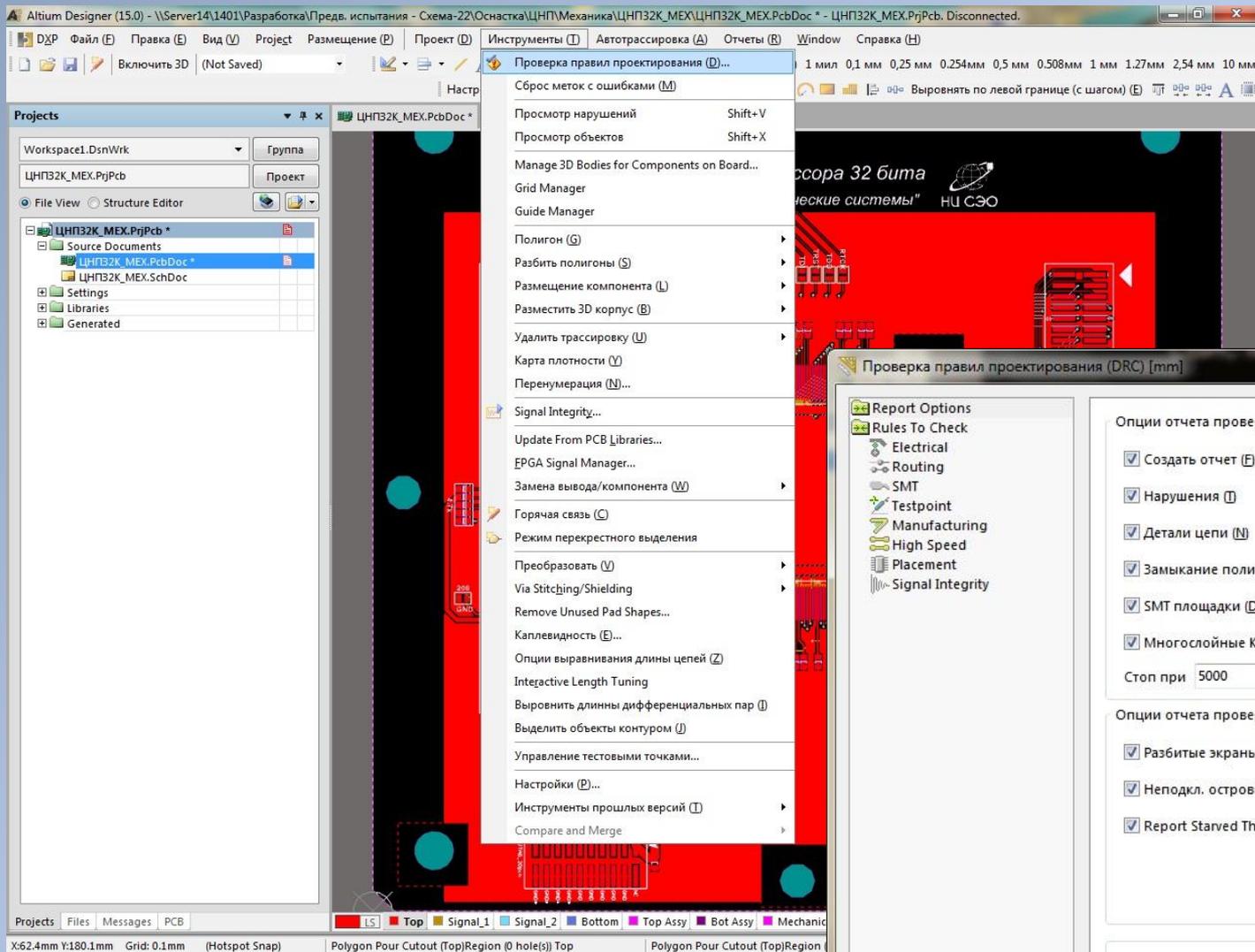


# 9.1. Проверка трассировки на соответствие заданным правилам



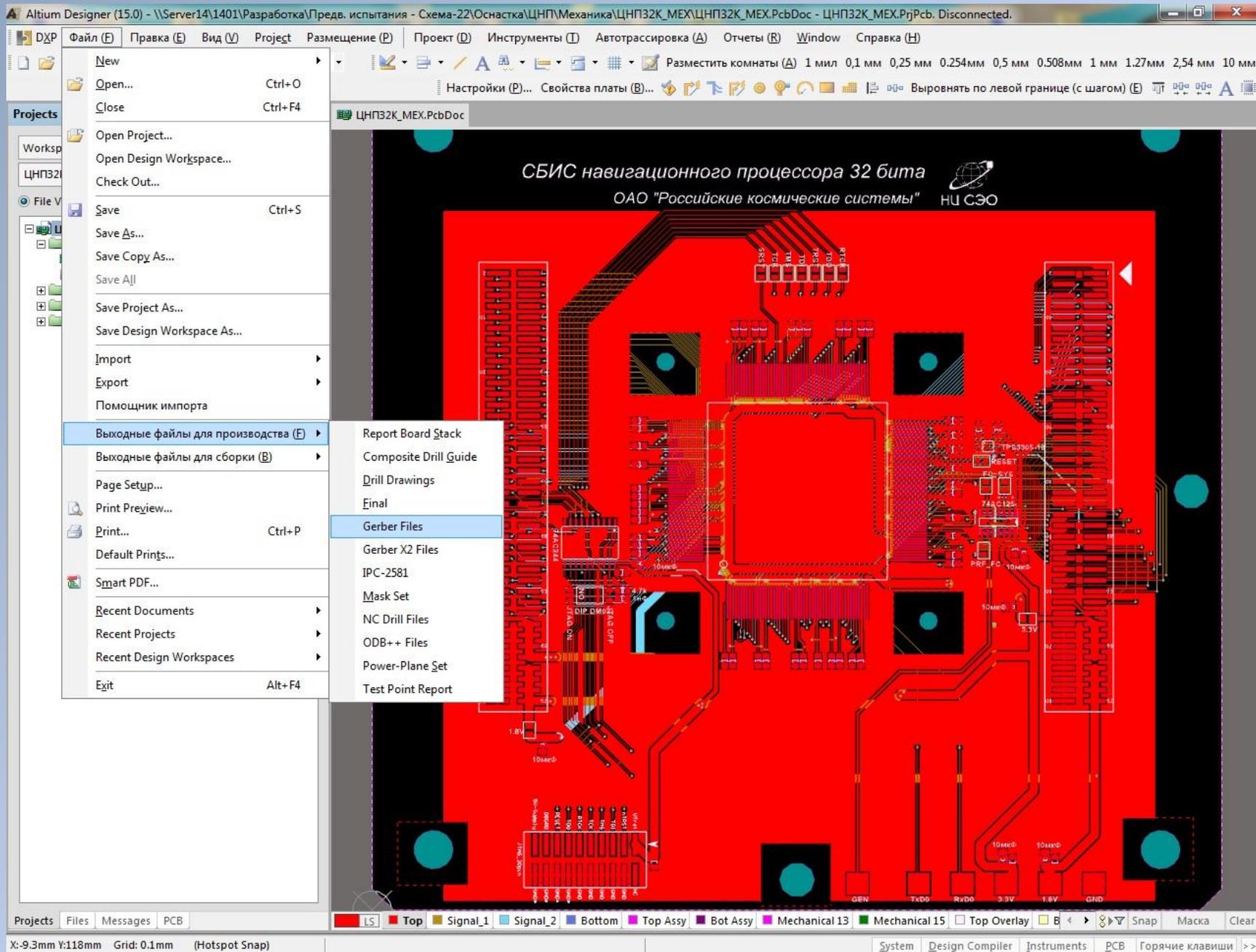
# 9.2. Отчет по результатам проверки

Altium Designer (15.0) - Workgroup [Workspace1.DsnWrk] - file:///Server14/1401/Разработка/Предв. испытания - Схема-22/Оснастка/ЦНП/Механика/ЦНП64К\_MEX/Project Outputs for ЦНП\_MEX/Design Rule ...

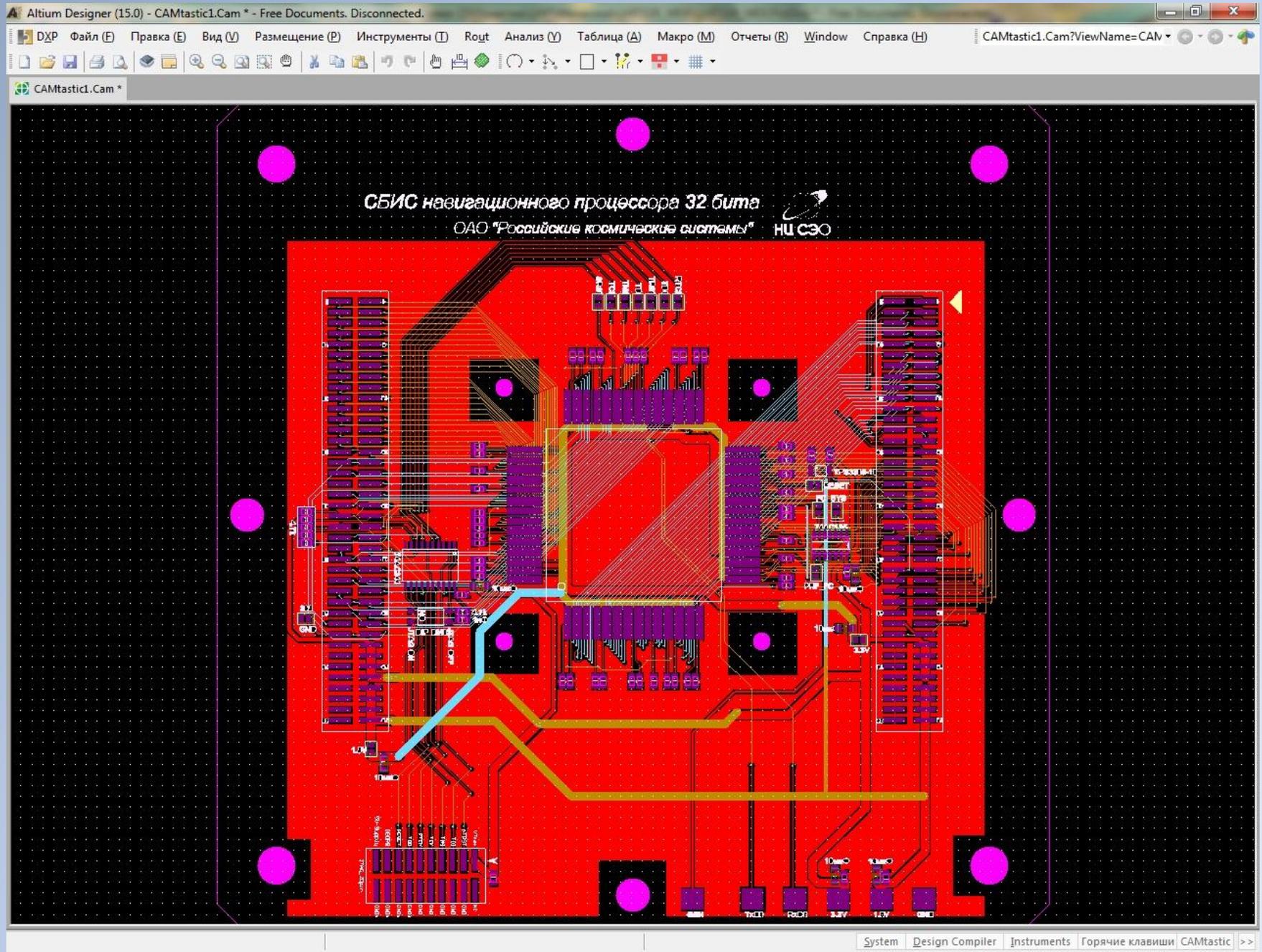
DXP File View Project Window Help

file:///Server14/1401/%D0%A0%...</p></div>

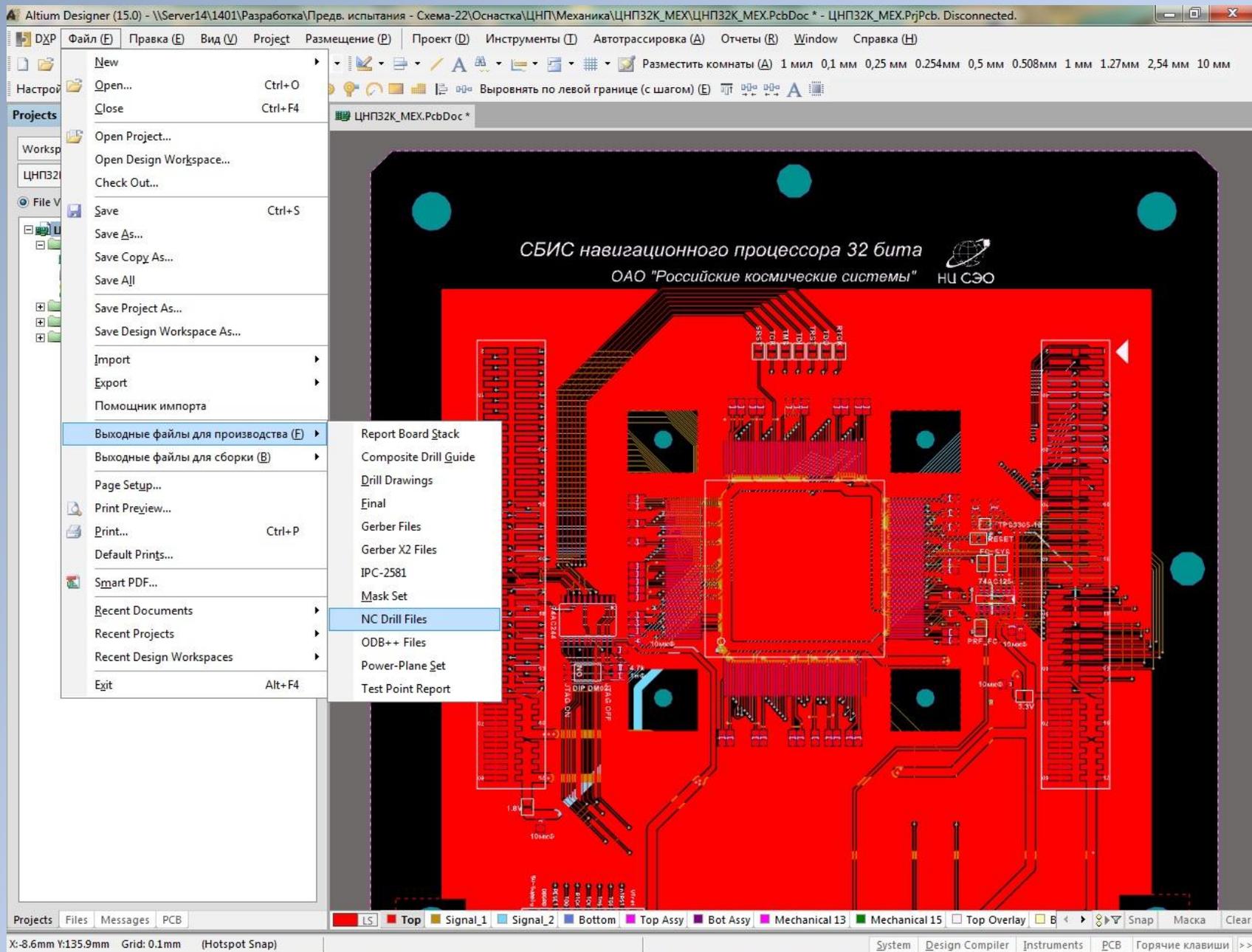
# 9.3. Создание выходного файла трассировки



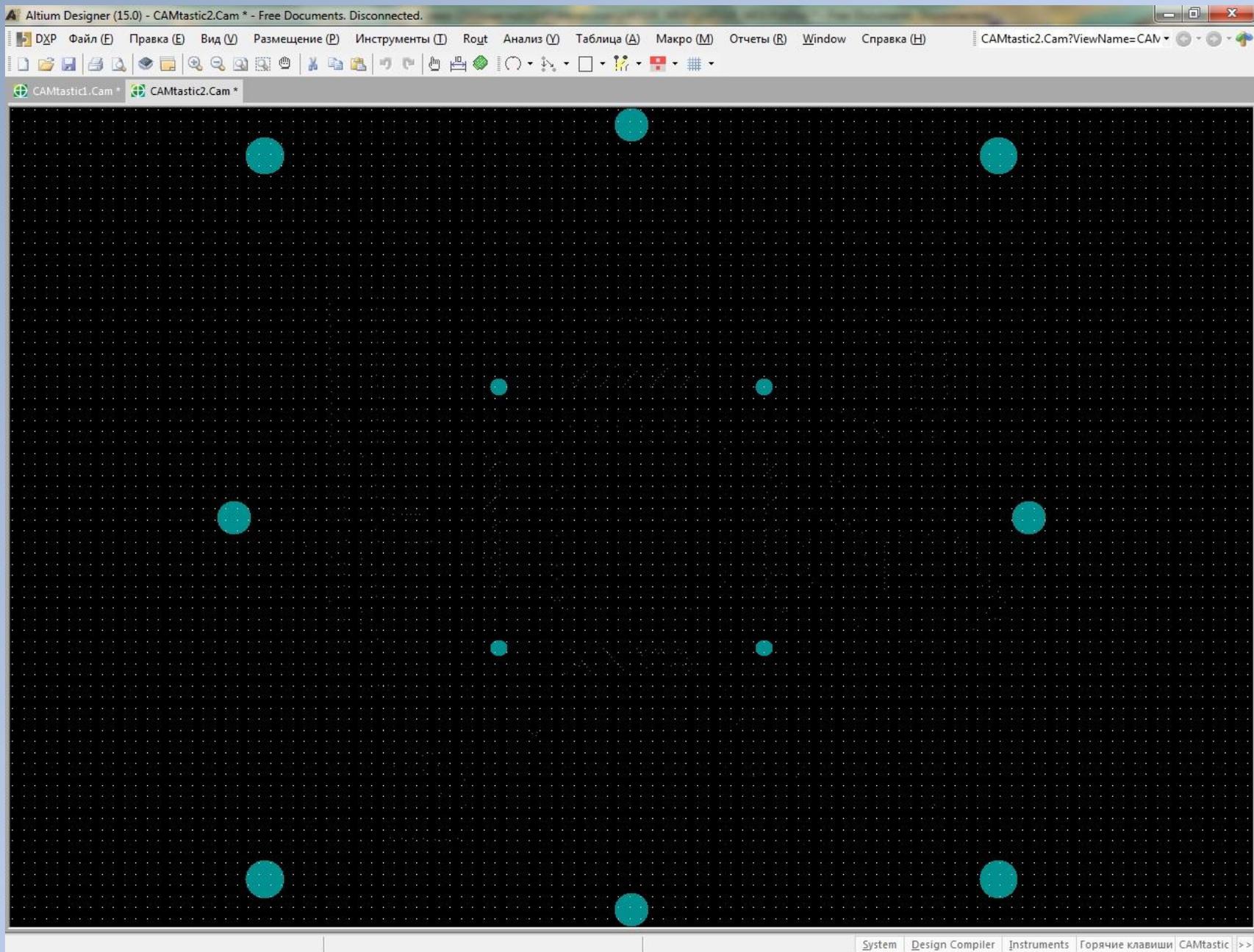
# 9.4. Результат создания выходного файла трассировки (без отверстий)



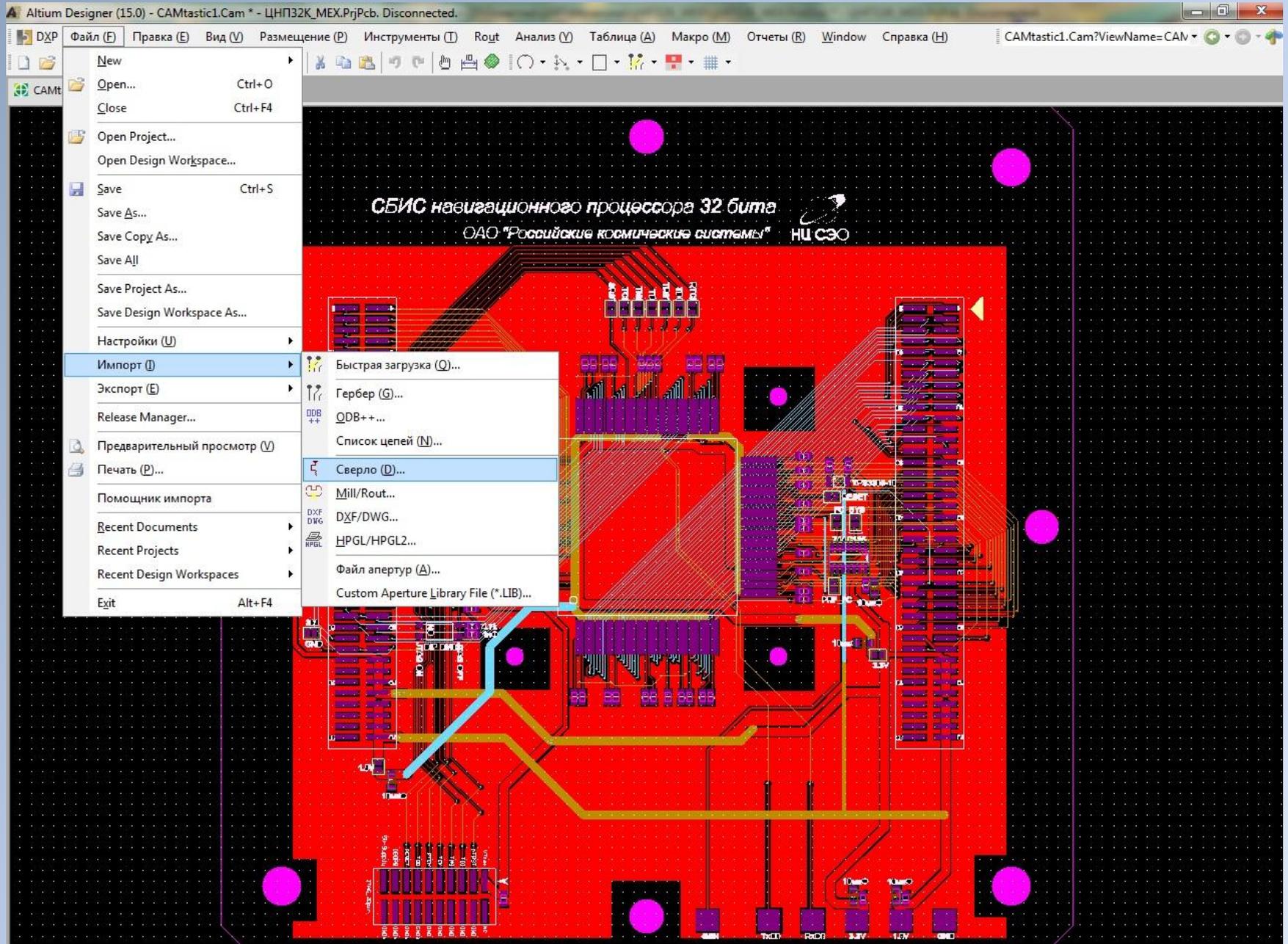
# 9.5. Создание выходного файла сверловки отверстий



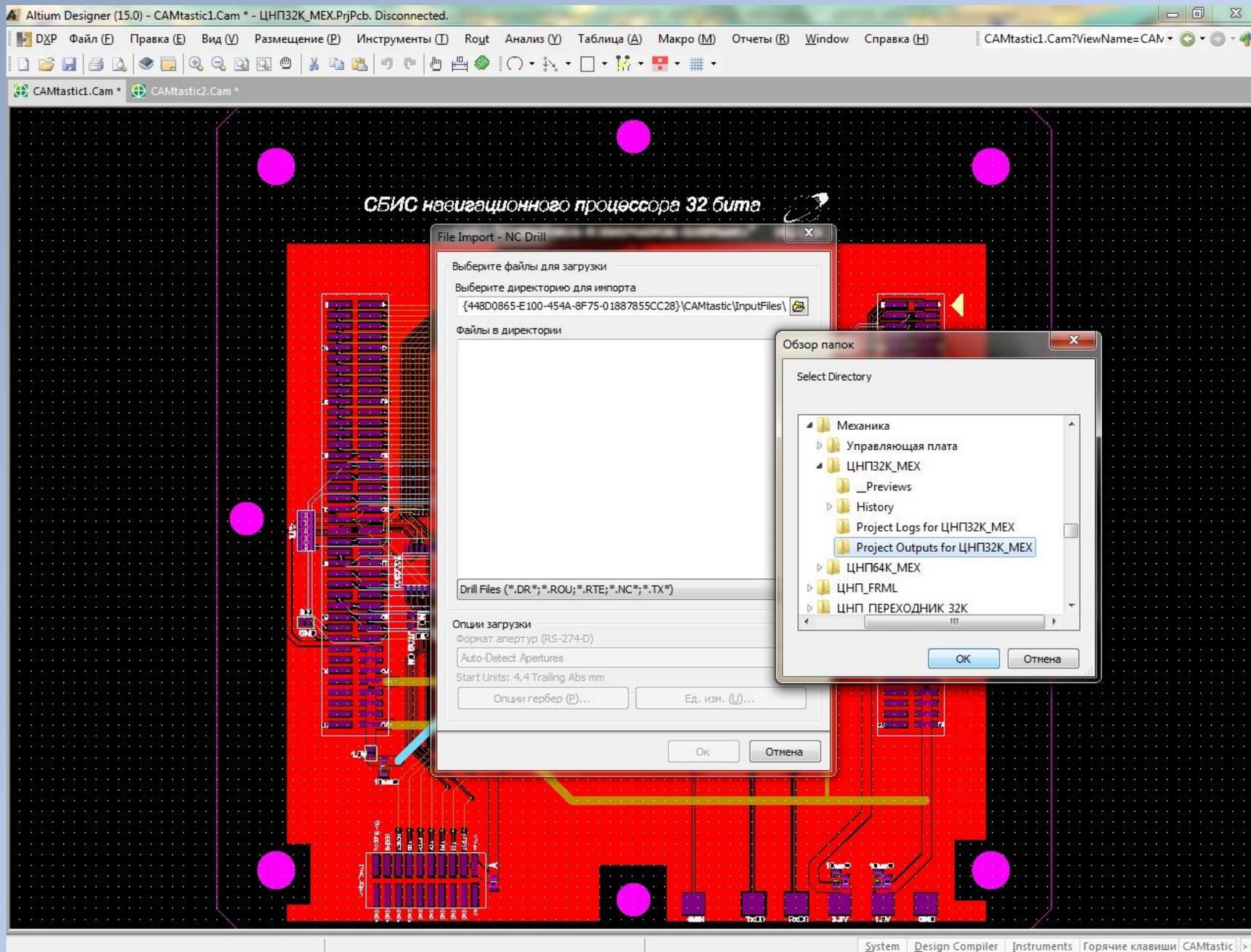
## 9.6. Результат создания выходного файла сверловки (без трассировки)



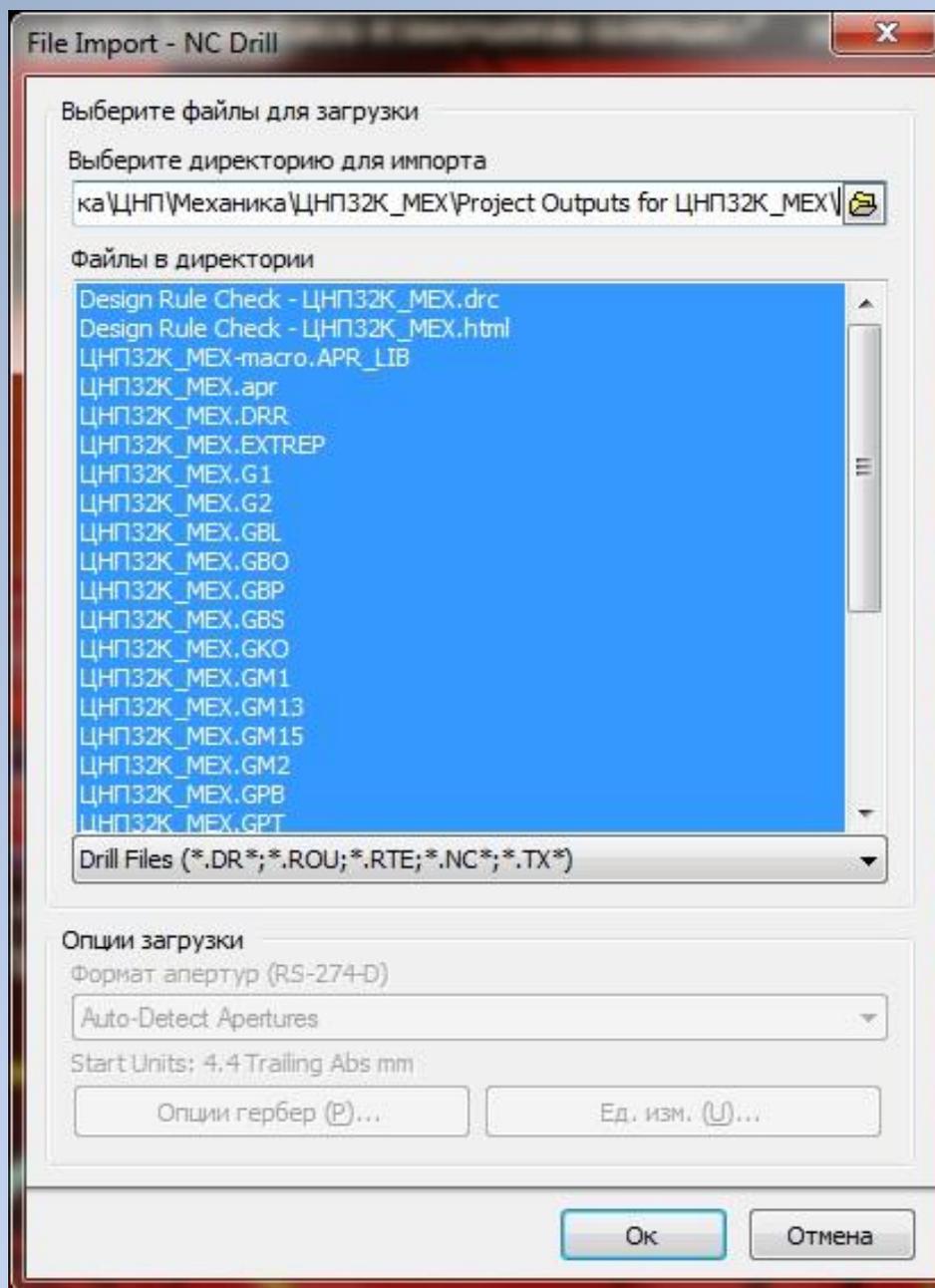
# 9.7. Наложение выходных файлов трассировки и сверловки



## 9.8. Указание пути к файлам сверловки



## 9.9. Список готовых к импортированию файлов сверловки (по слоям)



# 9.10. Результат наложения файлов трассировки и сверловки

The image shows a screenshot of the Altium Designer (15.0) software interface. The main workspace displays a PCB layout with a red background. A complex network of purple and yellow traces is overlaid on the board. A light blue line highlights a specific path. The text "СБИС навигационного процес" and "ОАО 'Российские космич" is visible on the board. A report window titled "LogFilesLog\_2015\_5\_18\_10\_28\_38.log" is open in the foreground, displaying the following information:

```
Altium Designer (15.0) - CAMtastic1.Cam * - Free Documents. Disconnected.
DXP Файл (F) Правка (E) Вид (V) Размещение (P) Инструменты (I) Роут Анализ (A) Таблица (A) Макро (M) Отчеты (R) Window Справка (H) CAMtastic1.Cam?ViewName=CAM
CAMtastic1.Cam * CAMtastic2.Cam *

Altium Designer (15.0) - C:\Users\Ustas\AppData\Roaming\Altium\Altium Designer (448D0865-E100-454A-8F75-
DXP Файл (F) Правка (E) Вид (V) Project Инструменты (I) Окно (W)
Справка (H)
C:\Users\Us
LogFilesLog_2015_5_18_10_28_38.log
CAMtastic DXP : NC Drill Import Process Report
CAMtastic File : CAMtastic1.Cam
Date : 18/5/2015
Time : 10:28:38 AM

Information : Layer 15 - цпп32к_мех.tx1 - start loading.
Information : Layer 15 - цпп32к_мех.tx1 - end loading.
Information : Layer 16 - цпп32к_мех.tx2 - start loading.
Information : Layer 16 - цпп32к_мех.tx2 - end loading.
Information : Layer 17 - цпп32к_мех.txt - start loading.
Information : Layer 17 - цпп32к_мех.txt - end loading.

Statistics :
Errors : 0
Warnings : 0
Information : 6

Insert System Design Compiler Instrumer
System Design Compiler Instruments Горячие клавиши CAMtastic >>
```

# 9.11. Повторная проверка на соответствие правилам трассировки

The screenshot shows the Altium Designer interface with a PCB layout. A context menu is open over the layout, and the CAMDXP dialog box is displayed in the foreground. The dialog box contains a table of DRC violations and a total count of remaining violations.

DRC Summary of Violations:	Found:	Fixed:	Remaining
Annular Ring (Drill->Pad):	12	12	0
Annular Ring (Drill->Mask):	12	12	0
Annular Ring (Pad->Mask):	608	608	0
Clearance(Pad->Pad):	0	0	0
Clearance(Pad->Track):	0	0	0
Clearance(Track->Track):	0	0	0
Minimum Pad Size Check:	0	0	0
Minimum Track Size Check:	0	0	0
Solder Bridging Check:	648	0	648
Part - Part Spacing Check:	0	0	0
Power/Ground Short:	0	0	0
Non-Functional Pads:	0	0	0
Silkscreen over Mask:	34	34	0
Drill ( Multiple Hits ) :	0	0	0
Drill ( Touching Holes ) :	0	0	0
Starved Thermals Check:	0	0	0
Net Shorts:	0	0	0
Net Antennas Check:	9	0	9

Total # of Remaining Violations: 657

Note: All Violations can be viewed using the CAMtastic DXP Panel (Click the DRC Tab)

OK