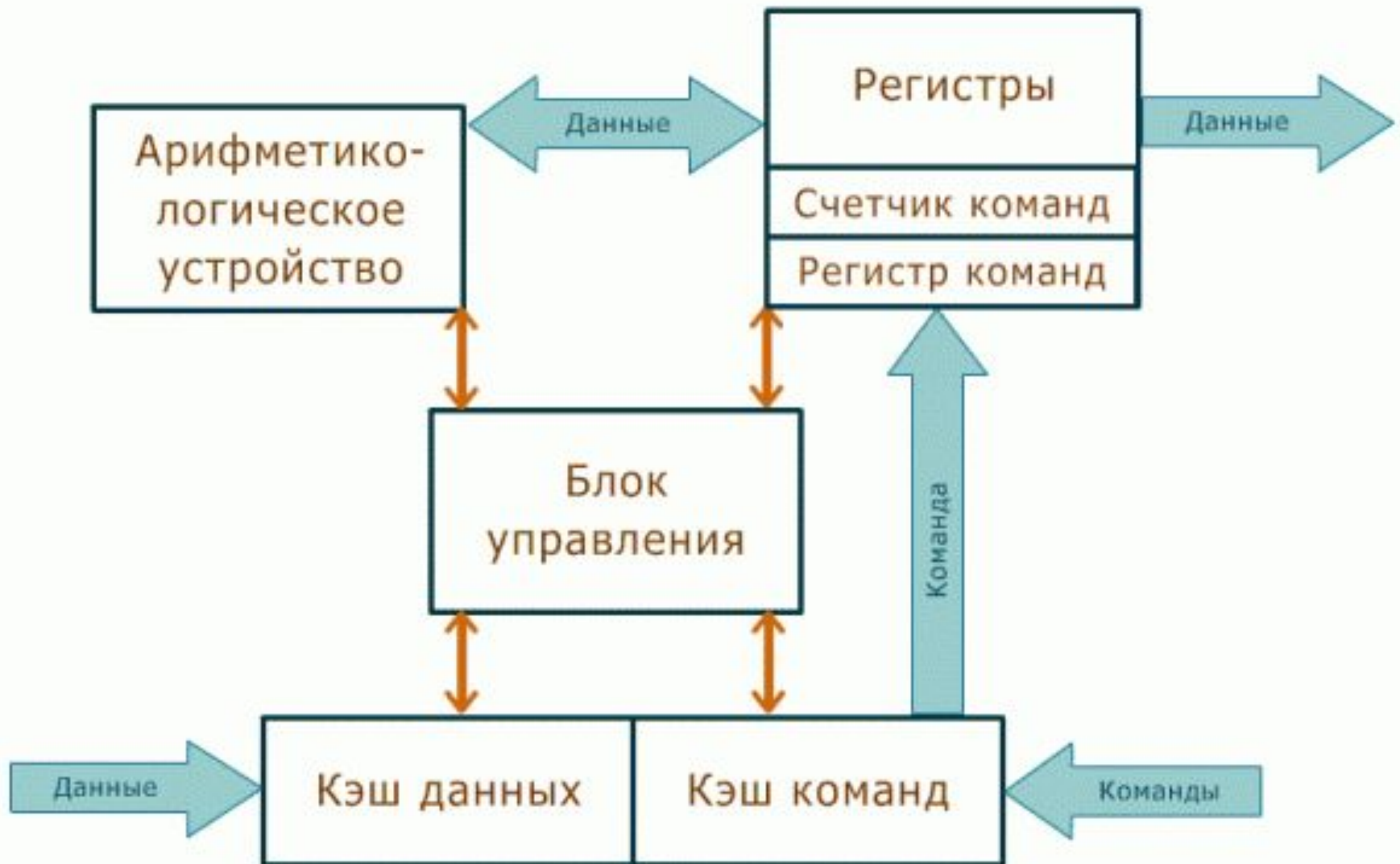


Схема процессора (упрощенная)



- RISC – упрощенный набор команд
- CISC – сложный набор команд
- MISC – минимальный набор команд
- VLIW – очень длинное слово команды

Прерывания

Многозадачность

Разделение физического процессора на виртуальный